PATENT ABSTRACTS OF JAPAN

(11) Publication number:

08-279725

(43) Date of publication of application: 22.10.1996

(51) Int. CI.

H03H 9/02 H01L 23/02 H01L 23/04

(21) Application number: 07-080137

01 000101

(71) Applicant: NEC KANSAI LTD

(22)Date of filing:

05. 04. 1995

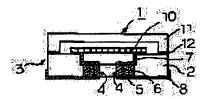
(72) Inventor : FUJII KENZO

(54) SURFACE MOUNTED CERAMIC PACKAGE

(57) Abstract:

PURPOSE: To provide a surface mounted ceramic package, which has high air-tightness, structured so as not to expose electrodes from the sealed part of a ceramic base and a lid.

CONSTITUTION: A through hole 4 is provided on a main body 2 of the ceramic base, and the ceramic base 3 is produced by filling the inside of the through hole 4 with a mixed member 6 composed of metal and ceramic and sintering it together with a conductive member 5 after a conductive member 5 for connecting internal and external electrodes 7 and 8 arranged above and under the main body 2 of the ceramic base is vertically inserted to this through hole 4. A crystal oscillator 10 is placed between a pair of internal electrodes 7 on this ceramic base 3 and fixed by conductive paste and afterwards, the upper face of the ceramic base 3 is covered with a lid 11 and sealed by low fusing point glass or resin. Namely, since an electrode is not led out of the gap between the ceramic base 3 and the lid 11. any other material such as electrode is not interposed and the ceramic base 3 and the lid 11 are more surely sealed at confronted peripheral edge parts.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998, 2003 Japan Patent Office

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出屬公開發导

特開平8-279725

(43)公開日 平成8年(1986)10月22日

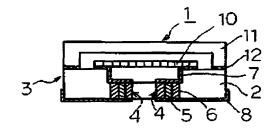
(51) Int.CL*	鐵別記号	庁内整理番号	PI			技術表示體所		
HO3H 9/02			HOSH	9/02		A		
					L			
HOIL 23/02			HOIL	HO1L 23/02		В		
23/04			23/04		E			
			審查部	水館 木	意象項の数 5	OL (全	5 頁)	
21)出顧番号 物顧平7-80137		(71)出庭						
(on direct					本電気株式会社			
(22)出輸日	平成7年(1995) 4月5日		(72) 発明:		大学市時度2丁 **=	日9番1号		
			(12) 70937		程二 大学市時度2丁	B 6 表 1 尽 (Reast 13	
					株式会社内	ן ליידופים	14 E21 E3	
			l					
			1					

(54)【発明の名称】 表面実装型セラミックパッケージ

(57)【要約】

【目的】 セラミックベースと蓋の封止部から電極を露 出しない構造とした気密性のよい表面実施型セラミック パッケージを提供する。

【構成】 セラミックペース本体2に質通孔4を設け、この質通孔4化セラミックペース本体2の上下に配される内部電極7と外部電極8とを接続する準電部村5を最直方向に挿入した後、貫通孔4内に金属とセラミックからなる混合村6を充填し、壊電部村5と共に焼結してセラミックペース3を作製する。このセラミックペース3上の一対の内部電極7間に水晶発展子10を載置し、準電ペーストで図着してから、セラミックペース3の上面に整11を彼せて低融点ガラスまたは樹脂で対止する。すなわち、セラミックペース3と整11の間より電極が準出しないために、電極等他の物質が介在せずセラミックペース3と整11の対向する周縁部での対止が、より確実になる。



【特許請求の範囲】

【鼬求項】】セラミックベース本体に設けた貧通孔と、 該質通孔に挿入した準電部村と、前記貫通孔内に充填し て焼結した金属とセラミックからなる混合材と、前記導 電部村と前記セラミックベース本体の上面に配した内部 電極と下面に配した外部電極とを前記導電部材にて接続 したセラミックベースと、その上面に被せ紂止剤によっ て封止した蓋とを具備したことを特徴とする豪面実験型 セラミックパッケージ。

1

【論求項2】セラミックベース本体に設けた貫通孔と、 該普通孔に挿入した準電部村と、前記普通孔内に充填し て無結した金属とセラミックからなる混合材と、前記導 電部村と前記セラミックベース本体の上面に配した内部 電極と下面に配した外部電極とを前記導電部材にて接続 し、前記内部電極上にサポートを接続したセラミックベ ースと、その上面に彼せ封止剤によって紂止した蓋とを 具備したことを特徴とする表面実験型セラミックバッケ ージ。

【請求項3】前記内部電極と外部電極がスクリーン印刷 によって形成されてなることを特徴とする請求項1また 20 なる。 は詰求項2記載の表面実装型セラミックバッケージ。

【請求項4】前記復合材の金属比率を、前記貫通孔の縁 部に向かって減少させたととを特徴とする請求項1また は請求項2記載の姦面英装型セラミックバッケージ。

【請求項5】前記導電部村が粉末焼結金属であることを 特徴とする請求項4記載の表面突接型セラミックバッケ ージ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、セラミックバッケージ 30 に関し、特にセラミックベースと置との耐止不良をなく した気密性の良好な表面実験型セラミックバッケージに 関する。

[0002]

【従来の技術】一般に、水晶発振子は、その固有機械振 動と水晶のもつ圧電効果を利用して電気回路と組み合わ せることにより、電気的な基準周波敷発生等に幅広く利 用されている。従来、この水晶発振子は気密端子を利用 して気密封着し、水晶振動子として製品化されることが した表面実装型として製品化されつつある。

【0003】従来の表面実装型セラミックパッケージの 斜視図を図5に示し、その正面から見た断面図を図6に 示す。表面実験型セラミックパッケージ21は、図6に 示すように、セラミックベース本体22の両側を独特す る形で一対の金属、例えば金めっきからなる電極23を 設けている。との電極23は、一般的には、セラミック ベース本体22にタングステンをメタライズした後、エ ッケルめっきを下地として、金めっきを施して作られて いる。常極23は、セラミックベース本体22の上面側 50 パッケージを提供する。前記復合材の金属比率を、貫通

が内部電極23aとなり、下面側が外部電極23bとな っている。セラミックベース本体22の上面側の内部電 極23a閻に水晶発振子25を弑ದし、 準電ペーストで 固着(図示せず)してセラミックペース24を作成す る。このセラミックベース24上面にセラミック数26 を被せて紂止剤27、例えば低融点ガラスまたはエポキ シ等の樹脂で封止している。この封止によって気密性を 保っている。

[0004]

【発明が解決しようとする課題】しかしながら、上述し たような構造の表面実験型セラミックバッケージでは、 セラミックベース24とセラミック整26の封止部から 電極23が露出する構造となっている。 このためにセラ ミックベース24とセラミック蓋26の間に電極23を 挟んで低融点ガラスまたは樹脂で耐止される。従って、 セラミックペース24とセラミック蓋26の間に電極2 4を挟んでいることから、セラミック整26と電極23 闘または電極23とセラミックベース24間で封止不良 を超こす場合があり、気密不良の問題が発生することに

【0005】との気密不良の問題は、表面突装型セラミ ックバッケージの封止工程での製造不良であったり、ま たはセラミックと金属の熱膨張係数が異なるために使用 時の熱ストレスによって発生したりする。そこで、本発 明は上記問題点に鑑みて提案されたもので、その目的と するところは、セラミックベースと蓋の紂止部から電極 が露出する構造をなくし、セラミックベースと蓋を紂止 する手段を提供して、気密不良の問題を解決した表面実 **感型セラミックパッケージを提供することにある。**

[0006]

【課題を解決するための手段】本発明は、セラミックベ ース本体に設けた貫通孔と、この貫通孔に挿入した準電 部村と、貫通孔内に充填して焼結した金属とセラミック からなる混合衬と、導電部衬とセラミックベース本体の 上面に配した内部電極と下面に配した外部電極とを導電 部村にて接続したセラミックベースと、その上面に彼せ 紂止剤によって封止した蓋とを具備した表面実装型セラ ミックバッケージを提供する。

【0007】また、セラミックベース本体に設けた貧通 多かったが、近年になってセラミックバッケージを利用 40 孔と、この貫通孔に挿入した導電部村と、貫通孔内に充 鎮して焼縮した金属とセラミックからなる混合材と、導 電部村とセラミックベース本体の上面に配した内部電極 と下面に配した外部電極とを導電部料にて接続し、この 内部電極上にサポートを接続したセラミックベースと、 その上面に彼せ対止剤によって対止した蓋とを具備した ことを特徴とする豪面真装型セラミックパッケージを提 供する。

> 【0008】ととで、この内部電極と外部電極がスクリ ーン印刷によって形成されてなる表面実験型セラミック

孔の縁部に向かって段階的に減少させた表面真鉄型セラ ミックバッケージを提供する。前期導電部材が粉末焼結 金属である裏面実装型セラミックパッケージを提供す る.

[00091

【作用】上記構成によれば、セラミックベース本体に設 けた質通孔に、導電部材を配し、この質通孔内に金属と セラミックからなる混合村が充填されて焼結されてい る。そして、この導電部村とセラミックベース本体を狭 接続してセラミックベースが作成される。従って、セラ ミックベースと蓋との紂止部より電極が露出しない構造

【①①1①】とのセラミックベースの上面に蓋を被せて 紂止剤で紂止されるが、セラミックベースと蓋との間の 封止部に電極など他の物質が介在しないために、 セラミ ックベースと蓋の対向する周縁部での封止が、より確実 となる。従って封止不良の発生がなくなり気密性が保た れる。また、封止不良の改善手段として設けたセラミッ クベース本体の普通孔であるが、この質通孔内に充填し 20 になる。 て焼結する金属とセラミックからなる混合材の金属比率 が質過孔の縁部に向かって減少させたことによって、セ ラミックベース本体と混合村の接触部および導電部材と 復合村の接触部の熱膨張係敷をそれぞれ近似的に一致さ せることによって、熱ストレスによる導電部材とセラミ ック間の気密慮れを解決している。

[0011]

【実施例】本発明による実施例について、図面を参照し ながら説明する。図1は本発明による表面突接型セラミ 断面図であり、図3はそのセラミックベース本体の貫通 孔郎の部分拡大断面図を示している。図1~図3におい て、1は表面実装型セラミックパッケージであって、2 はセラミックベース本体で、3はセラミックベースで、 4はセラミックベース本体に設けた質適孔で、5は内部 電極と外部電極を接続する導電部材で、6は金属とセラ ミックの混合材で、7は内部電極で、8は外部電極で、 10は水晶発振子で、11がセラミックからなる糞で、 12が封止剤である。 裏面実験型セラミックパッケージ ス本体2に設けた貫通孔4に、セラミックベース本体2 の上下に配される内部電極?と外部電極8とを接続する するための粉末鏡結金層からなる導電部材5を略垂直方 向に挿入して、との貫通孔4内に金属とセラミックなる 混合村6、例えばコバールとセラミックまたは鉄ニッケ ルとセラミックからなる混合材6を充填して焼結する。 【0012】とこで、セラミックペース本体2の質通孔 4に導電部材5を配し、との貫通孔4内に金属とセラミ ックからなる混合材6を充填して導電部材5と共に烧縮 金属比率でもって貫通孔4の縁部に向かって段階的に減 少させている。これは、セラミックベース3と蓋11間 から窓出する電極をなくすために設けた貫通孔4である が、普通孔4に挿入する導電部材5と混合材6の接触部 およびセラミックベース本体2と混合村6の接触部の熱 膨張係数をそれぞれ近似的に一致させ、焼結することに よって終ストレスによる導電部材5とセラミックベース 3間からの気密漏れを解決するためである。

【0013】次に、セラミックベース本体2および焼箱 待する形で、内部電極と外部電極をスクリーン印刷にて 10 した混合材6の上面と下面に、**例えば**銀パラジウムまた は銀からなる内部電極7と外部電極8をスクリーン印刷 して導電部材もと接続してセラミックベース3を作製す る。 とのセラミックベース3に形成した一対の内部電極 7上間に水晶発振子10を載置し、導電ペーストで囲着 してから、セラミックベース3の上面に登11を被せて 紂止剤12、例えば低融点ガラスまたはエポキシ等の樹 脂で封止する。すなわち、セラミックベース3と整11 **閻には電極等他の物質が介在しないため、セラミックべ** ース3と蓋11の対向する周縁部での封止が、より確実

[0014]

【実施例2】図4に真施例2の表面実装型セラミックパ ッケージの新面図を示す。図4において、18は表面実 袋型セラミックバッケージであって、2aはセラミック ベース本体で、3aはセラミックベースで、4aはセラ ミックベース本体に設けた貫通孔で、5 a は内部電極と 外部電極を接続する導電部村で、6は金属とセラミック の混合材で、7 a は内部電極で、8 a は外部電極で、9 は水晶振動子を狭持するサポートで、10は水晶発振子 ックパッケージの斜視図であり、図2がその実施例1の 30 で、11がセラミックからなる蓋で、12が紂止剤であ る。このように、実施例1との大きな相違点は、水晶発 **続子10を設置、固着するための金属からなるサポート** 9を設けたことである。表面実装型セラミックパッケー ジ1 aは、図4に示すように、セラミックペース本体2 aに設けた首通孔4aに、セラミックベース本体2aの 上下に配される内部電極? a と外部電極8 a とを接続す るするための粉末焼結金属からなる導電部材5 a を略量 直方向に挿入して、この質道孔48内に金属とセラミッ クなる複合材6、例えばコパールとセラミックまたは鉄 1は、図2に示すように、凹部を有するセラミックペー 40 ニッケルとセラミックからなる混合村6を充塡して焼箱 する。

【0015】ととで、セラミックベース本体2aの貫通 孔4 a に導電部村5 a を配し、この貫通孔4 a 内に金属 とセラミックからなる混合村6を充填して、導電部材5 aと共に挽給するが、この混合材6の金属比率。例えば 5~95%の金属比率でもって貫通孔48の縁部に向か って段階的に減少させている。これは、セラミックペー ス3aと登11間から露出する電極をなくずために設け た貫通孔4aであるが、貫通孔4aに挿入する導電部材 するが、この混合材6の金属比率、例えば5~95%の 50 5 a と混合材6の接触部およびセラミックベース本体2

a と混合材 6 の接触部の熱膨張係数をそれぞれ近似的に 一致させ、焼結することによって熱ストレスによる導電 部付5aとセラミックベース3a間からの気密漏れを防 止するためである。

【0016】次に、セラミックペース本体2aおよび焼 箱した混合材6の上面と下面に、例えば銀ーパラジウム または銀からなる内部電極? a と外部電極8 a をスクリ ーン印刷して導電部材5 a と接続する。この一対の内部 電極? a 上に携青銅や洋白等の金属からなるサポート9 を導電ペースト等で接続する。このセラミックベース3 10 aに形成したこの一対のサポート9上間に水晶発振子1 ()を載置し、導電ペーストで固者してから、セラミック ベース3aの上面に蓋11を彼せて封止剤12.例えば 低融点ガラスまたはエポキシ等の樹脂で封止する。すな わち、セラミッグベース3aと蓋11間には電極等他の 物質が介在しないため、セラミックベース38と蓋11 の対向する国縁部での封止が、より辞実になる。なお、 実施例1および実施例2の差11は、セラミックの蓋を 使用しているが、金属製の蓋でも可能である。

[0017]

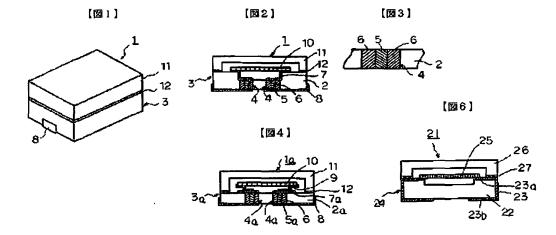
【発明の効果】上述したように、本発明の表面実験型セ ラミックパッケージによれば、セラミックベース本体に 言道孔を設け、この言通孔より電極を導出して外部電極 を得たことにより、セラミックベースと蓋との對止部よ り電極が露出しない構造とした。従って、セラミックベ ースと蓋を低融点ガラスまたは樹脂で封止をするが、セ ラミックベースと萱聞には電極等他の物質が介在しない ために、セラミックベースと蓋の対向する国縁部での封 止が、より確実になり、封止不良は発生しなくなる。 【0018】さらに、セラミックベース本体の貫通孔に 30 10 水晶発振子 充填して焼結する金属とセラミックからなる複合材の金 層比率が、貫通孔の縁部に向かって段階的に減少させた ことにより、特に熱ストレスによる導電部材とセラミッ*

* ク間からの気密漏れを防止している。上記のように、寒 題であった気密不良の閲題は、セラミックベースと巻の 紂止部から電極が露出しない構造としたことで解決され る。またこの解決手段として貫通孔を設けたが、金属と セラミックからなる混合村の混合金属比率を貫通孔の縁 部に向かって段階的に減少させて焼結したことによって 気密不良の問題を発生しない表面突続型セラミックバッ ケージを提供できる。

【図画の簡単な説明】

- 【図1】 本発明による表面実装型セラミックバッケー ジの斜視図
 - 【図2】 実施例1による図1の正面から見た断面図
 - 【図3】 真鎚例1のセラミックベース本体の貫通孔部 の部分拡大筋面図
 - 【図4】 奥越例2による表面奥袋型セラミックバッケ ージの断面図
 - 【図5】 従来の裏面真鏡型セラミックバッケージの斜 視図
 - 【図6】 図5の正面から見た要部断面図
- 【符号の説明】
 - 1. 1a 表面実験型セラミックパッケージ
 - 2. 28 セラミックベース本体
 - 3.3a セラミックベース
 - 4、4 8 莨道孔
 - 5.5a 導電部材
 - 6 混合材
 - 7. 7a 内部電極
 - 8.8a 外部電極
 - 9 サポート

 - 11 登
 - 12 封止剤



[図5]

